

EWV850

— NEC V850 用 C/C++ コンパイラ・デバッガ — IAR Embedded Workbench® for V850

IAR Embedded Workbench は、組み込みアプリケーションをプログラムするための、高度に洗練された使いやすい開発ツールセットです。この製品は IAR C/C++ コンパイラ、アセンブラ、リンカ、ライブラリアン、テキストエディタ、プロジェクトマネージャ、C-SPY デバッガを 1 つの統合開発環境 (IDE) に統合しています。チップに特有の内蔵最適化で、IAR Embedded Workbench は、V850 マイクロコントローラ用の非常に効率的で高信頼の FLASH/PROM 化が可能なコードを生成します。この確固たる技術に加えて、IAR システムズはプロフェッショナルな技術サポートをワールドワイドで提供します。



V850 用 IAR Embedded Workbench (EWV850) は、NEC エレクトロニクス製 IECUBE、MINICUBE、N-Wire カードなどの各種エミュレータに対応したデバッガ (C-SPY) を内蔵しています。EWV850 とエミュレータハードウェアのみで簡単に開発・デバッグ環境が実現できます。

拡張可能なモジュール化 IDE

- Windows 98 SE、Windows ME、Windows NT 4.0、Windows 2000、Windows XP 上で組み込みアプリケーションを構築、デバッグするためのシームレスな統合化環境
- 同一ワークスペース内で複数のプロジェクトを管理できる強力なプロジェクトマネージャ
- プロジェクト階層表示
- ドッキングウィンドウ、フローティングウィンドウ
- 洗練されたソースブラウザ
- 日本語を含むマルチバイト文字コード対応の高機能エディタ
- ツールオプションはプロジェクト全体、ソースファイルグループ、個々のソースファイルレベルでも設定可能
- ビルドのバッチ処理、ビルドの前後処理、外部ツールとの連携などでフレキシブルなプロジェクトビルドが可能
- ソースコード管理システムと連携可能
- すぐに使用可能なヘッダファイル、デバイス記述ファイル、リンカコマンドファイルを広範囲なデバイスでサポート
- 様々なコード、プロジェクトサンプル

高度に最適化された C/C++ コンパイラ

- テンプレート、名前空間、標準テンプレートライブラリ (STL) などを含む C、EC++、拡張 EC++ サポート
- MISRA C チェック
- V850、V850E、V850ES、V850E2 のすべてのデバイスをサポート
- チップ固有の機能をサポートし、組み込みアプリケーション用に言語を拡張：
 - データ、関数にメモリ、タイプ属性を定義、宣言する拡張キーワード
 - メモリ配置のようなコンパイラの動作を制御するプラグマディレクティブ
 - 低レベルのプロセッサ制御を C ソースで直接行うための組込関数

- IEEE 標準フォーマットの 32/64 ビット浮動小数点型
- 関数インライン化、ループ展開などのように、コードサイズ、命令実行時間の最適化レベルを細かく設定可能
- 汎用かつチップ特有の高性能最適化エンジンは最もコンパクトで安定したコードを生成

最先端技術の C-SPY デバッガ

- 複合コード、データブレイクポイント
- 高分解能シングルステップ実行 (関数呼出レベルステップ実行)
- スタックのメモリ消費量および整合性をモニタするスタックウィンドウ
- 高最適化レベルにおいてもスタックの展開を完全にサポート
- プロファイリング、コードカバレッジなどの実行解析ツール
- 実行履歴を検証するトレース機能
- レジスタ、構造体、コールチェーン、ローカル / グローバル変数、周辺レジスタなどの多彩なモニタリング
- ウォッチウィンドウ中での STL コンテナ表示
- I/O、割り込みシミュレーション
- デバッグ中にコード修正が可能
- ドラッグ & ドロップで簡単操作
- 内蔵プラグインで RTOS 認識デバッグ
 - OSEK Run Time Interface (ORTI)
 - Enea OSE Epsilon
 - Segger embOS

IAR アセンブラ

- 数多くの疑似命令と演算子を備えた強力な再配置可能マクロアセンブラ
- すべての C マクロ定義を受け付け可能な C 言語プリプロセッサを内蔵

 IAR
SYSTEMS

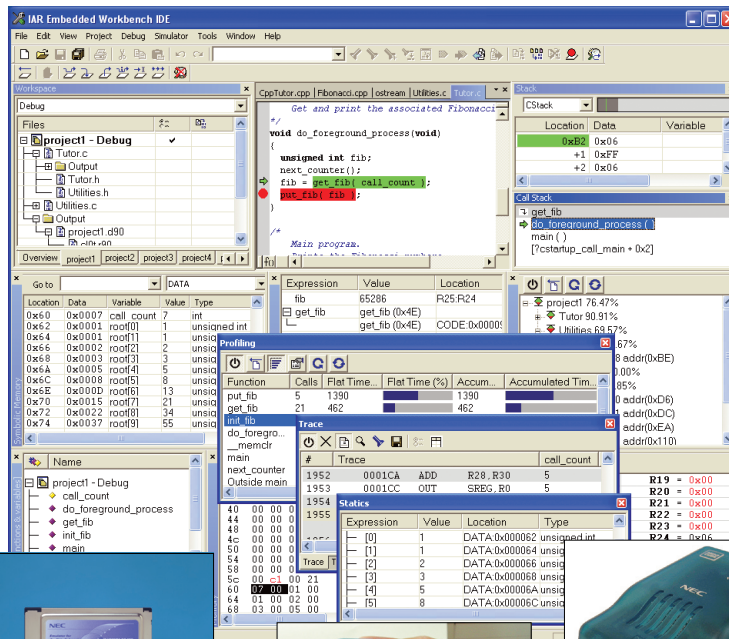
アイデアからターゲットへ

www.iarsys.co.jp

コンパイラ・デバッガから組込みトータルソリューションへ

IAR XLINK リンカ

- FLASH/PROM 化が可能なコード生成のための完全なリンク、再配置、フォーマット生成をサポート
- フレキシブルなセグメントコマンドで、コードおよびデータ配置の詳細なコントロールが可能
- 不要なコードやデータを削除する最適化リンク
- マルチメディアファイルのようなロウバイナリイメージを直接リンク可能
- ランタイム検査用のコードのチェックサムを生成
- 包括的なクロスリファレンスと充実したメモリマップ
- 最もポピュラーなデバッグ、エミュレータと互換性を持つ 30 以上の業界標準出力フォーマットをサポート



IAR ライブラリとライブラリツール

- 必要とされる全ての ISO/ANSI C、C++ ライブラリを同梱
- writechar、readchar などの全ての低レベルルーチンのフルソースコード提供
- アプリケーションに合わせてユーザ構築可能な軽量ランタイムライブラリ
- ライブラリプロジェクト、ライブラリ、ライブラリモジュールの作成、管理用ツール
- エントリポイント、シンボル情報のリストを生成



充実したドキュメント

- 詳細情報を含んだユーザガイド
- 組込みアプリケーション向けの効率的なコーディングのヒント
- 他方面にわたるステップ・バイ・ステップのチュートリアル
- 文脈依存のヘルプおよびオンラインで利用可能なハイパーテキスト版ユーザドキュメンテーション

C-SPY ターゲットシステムサポート

- シミュレータ
- エミュレータ
 - IECUBE、MINICUBE
 - NEC TK-V850
 - Smartstation SS-V850 ICE システム
 - IE-703000-MC、IE-703100-MC、IE-V850E-MC、IE-V850ES-G1、IE-V850ESK1-E1、SS-V850 エミュレータ
 - IE-V850E1-CD-NW N-Wire インタフェース
- ROM モニタ
 - RT-V853 board、startWARE

- Phoenix V850/SA、V850/IA1 キックスタートキット
- COSMO V850E/IA1、V850E/MA1

より詳細情報についてはこちら：
www.iar.com/ewv850_jp

製品と価格

製品	価格 (税抜)
C/C++コンパイラ・デバッガ (フル機能版)	¥498,000
C/C++コンパイラ (デバッガなし)	¥398,000

www.iarsys.co.jp **無料評価版提供中!**

関連製品 - ステートマシン設計ツール

visualSTATE®

visualSTATE は組込みシステム用のグラフィカルな設計オートメーションツールセットです。

- フローチャート方式でオブジェクト、イベント、アクションなどを描くことにより、組込みアプリケーションを設計できます。

- ハードウェアが完成する前に、アプリケーション動作確認、回帰テスト (退行テスト)、自動テストカバレッジ報告などの徹底的なテストを連続、反復して実行可能です。
- 設計と 100% 等価な非常にコンパクトなコードや完全な設計ドキュメントを自動生成します。

完全な V850 開発ツールを形成する IAR Embedded Workbench と共に visualSTATE は、全開発工程を通じてユーザを支援します。

— アイディアからターゲットへ

開発元・販売・お問い合わせ先

IAR システムズ株式会社

〒101-0041

東京都千代田区神田須田町 1-5 東洋須田町ビル 6 階

TEL : 03-5298-4800 FAX : 03-5298-4801

E-mail : info@iarsys.co.jp